ชื่อเรื่อง การศึกษาความราบเรียบและสัญญาณรบกวนในเครื่องจ่ายไฟกระแสตรงชื่อผู้เชียน นายชิตชัย จันทร์แสงศรี การค้นควาแบบอิสระเชิงวิทยานิพนธ์ วิทยาศาสตรมหาบัณฑิต สาขาการสอนพิสิกส์ มหาวิทยาลัยเชียงใหม่ 2529

บทกักยอ

ในงานวิจัยนี้ได้ศึกษาวงจรแหล่งจ่ายกำลังคงค่าแรงคัน/คงค่ากระแส ซึ่ง
เป็นวงจรเรกูเลเตอร์แบบอนุกรม (series regulator) ที่ประกอบควยออปแอมป์
ทำหนาที่เป็นกาลขยายเปรียบเทียบ เพื่อออกแบบและสรางเครื่องจ่ายไฟกระแสตรงที่
ใช้ในหองปฏิบัติการอีเล็กทรอนิกส์ขนาดกำลังปานกลางที่ให้แรงคันเอ้าท์พุท 0-20 โวลต์
กระแส 0-2 แอมป์ โดยเน่นถึงคุณสมบัติสำคัญสองประการคือความราบเรียบ
(Regulation) และลคสัญญาณรบกวน (Noise) ผลการตรวจสอบเครื่องจ่ายไฟกระแสตรงที่สร้างขึ้นนี้พบว่ามีคุณสมบัติคังนี้

Dynamic output impedance \$\leq 50 m\text{ m} \text{ 2kHz}\$

Load regulation \$\leq 0.065\%\$

Line regulation (180-250V) \$\leq 0.0025\%\$

Ripple and noise \$\leq 1 mV_{pp} / \sqrt{100 MHz}\$

Response \$\leq 1 kHz\$

\text{tr}_1(No-load to full-load recovery time) \$\leq 50 \text{ us}\$

\text{V}_p(\text{No-load to full-load transient peak}) \$\leq 760 mV_{pp}\$

\text{tr}_2(\text{Full-load to no-load recovery time}) \$\leq 25 \text{ us}\$

\text{V}_{p_2}(\text{Full-load to no-load transient peak}) \$\leq 90 mV_{pp}\$

\text{V}_{reg}(\text{Regulating voltage}) \$\leq 40 mV_{pp}\$

Research Title A Study of Regulation and Noise in D.C.

Power Supply

Name

Mr. Chitchai Chunsangsri

Research For

Master of Science in Teaching Physics
Chiang Mai University 1986

Abstract

A circuit for a constant voltage/constant current power supply was studied. The power supply employed a series regulator circuit consisting of op-amps which functioned as comparison amplifiers in the control element. The study led to the design and construction of a moderate output dc power supply, for use in Electronics laboratories with output voltage rage of O-20 volts and output current rage of O-2 Amperes. The design focussed on two important characteristics good voltage regulation and minimum noise. The performance of dc power supply was found to be as follows:

Dynamic output impedance \$\leq 50 m\text{ at 2 kHz}\$

Load regulation \$\leq 0.065\%\$

Line regulation (180-250V) \$\leq 0.0025\%\$

Ripple and noise \$\leq 1 mV_{pp} \sqrt{100 MHz}\$

Response at 1 KHz

tr_1(No-load to full-load recovery time) \$\leq 50 \text{ us}\$

V_p(No-load to full-load transient peak) \$\leq 760 mV_{pp}\$

tr_2(Full-load to no-load recovery time) \$\leq 25 \text{ us}\$

V_p(Full-load to no-load transient peak) \$\leq 90 mV_{pp}\$

V_{reg}(Regulating voltage) \$\leq 40 mV_{pp}\$